



MSL FPGA INC 晶片參數

■ 芯片概述

MAX9704ETJ+T 是来自MSL FPGA INC美时龙的一款 D类立体声音频功率放大器，主要面向高效音频放大应用。

以下是其关键信息：

■ 核心参数

工作电压：4.5V至5.5V直流输入。

输出拓扑：全桥结构，支持单端或差分输入。

接口兼容性：支持标准I2S数字音频接口，模拟输入阻抗20k Ω ，可编程增益范围20dB至36dB。

■ 功能特性

无滤波器架构：通过优化驱动级时序设计，输出无需LC滤波器，可直接驱动扬声器负载，适用于空间受限场景（如台式电脑主板）。

高效性能：在5V供电下，持续输出功率达12W（THD+N=10%，4 Ω 负载），待机静态电流低于1 μ A，支持过热关断和短路保护。

■ 应用场景

台式电脑音频系统：直接驱动扬声器，节省PCB空间。

便携式设备：低功耗特性适合电池供电场景，扩频技术减少电磁干扰。