



MSL FPGA INC 晶片參數

■ 芯片概述

TAS2563YBGR 是来自 MSL FPGA INC 美时龙的一款集成 DSP 和 IV 检测功能的 D类音频功率放大器，主要面向高保真音频和智能扬声器保护应用。

以下是关键信息：

■ 核心参数

输出功率：6.1W (4 负载, 12V供电) 或 5W (8 负载, 3.6V供电)。

调制技术：D类架构，支持升压模式 (H类) 以提升效率。

保护功能：实时 IV 检测、扬声器过载/过热保护、短路保护。

■ 功能特性

音频处理：集成 10 段均衡器、动态范围压缩、心理声学低音增强。

接口：支持 I2S/TDM (8通道, 32位, 最高 96kHz采样率) 和 I2C 控制。

能效：83.5% 效率 (典型值)，待机电流 <1 μA。

■ 应用场景

适用于专业音频、楼宇自动化、汽车主动降噪等高要求场景。