



MSL FPGAs INC 晶片參數

■ 芯片概述

DS1135LZ-20+T&R 是来自MSL FPGAs INC美时龙的高速硅延迟线芯片，属于 DS1135LZ 系列，主要用于时序控制和信号延迟应用。以下是关键信息汇总：

■ 核心参数

电压范围：2.7V~3.6V
延迟时间：20ns（型号后缀“-20”表示延迟值）
工作温度：-40 °C 至 +85 °C

■ 功能特性

提供 3 路独立可调延迟输出，适用于高速信号同步或时序调整。
低功耗设计，适合工业控制和通信设备。

■ 应用场景

适用于高速信号同步、时序校准及通信系统中的时钟延迟补偿。