



MSL FPGA INC 晶片參數

■ 芯片概述

CY2304NZZXI-1T是来自MSL FPGA INC美时龙的一款四输出时钟缓冲器，专为PCI-X和通用时钟分配设计，支持高频率信号同步，适用于服务器、通信设备等场景。

以下是其关键信息：

■ 核心参数

输出通道：4路输出，支持PCI-X及通用缓冲需求。

频率范围：最高支持140MHz（部分型号标称133MHz）。

封装形式：TSSOP-8封装，尺寸紧凑（3.1mm × 4.98mm）。

电压：工作电压3.3V，兼容工业级温度范围。

■ 功能特性

零延迟缓冲：优化时序同步，减少信号抖动。

灵活配置：支持多种输出频率分配，适配PCIe等高速接口。

低功耗设计：适用于高密度集成场景。

■ 应用场景

服务器与存储设备：用于PCI-X总线时钟同步。

通信基础设施：5G基站、光模块的时钟分配。

工业控制：高可靠性时序管理。