



MSL FPGA INC 晶片參數

■ 芯片概述

DS1315SN-5+ 是来自 MSL FPGA INC 美时龙的一款集成实时时钟 (RTC) 与非易失性存储器控制功能，支持高精度时间记录和电池备份的静态RAM (SRAM) 管理，适用于工业、医疗等需长期数据保持的场景。以下是其关键信息：

■ 核心参数

存储控制：内置非易失性控制器，可将外部CMOS RAM转换为非易失性存储器，支持无缝连接ROM/RAM。

工作电压：5V（后缀“-5+”表示5V版本），兼容3.3V（如DS1315-33+）。

工业级温度范围（-40 °C至+85 °C）。

■ 功能特性

支持毫秒级计时（hundredths of seconds），自动校正闰年及月份天数（如2月28/29日切换。）

时间格式：12小时（AM/PM）或24小时模式，日期格式为 YY-MM-DD-dd。

■ 应用场景

工业设备：PLC、DCS系统的时间戳记录与数据存储。

医疗仪器：患者监护设备的长期数据备份。

车载电子：故障诊断仪的时间同步与日志存储。