



MSL FPGA INC 晶片參數

■ 芯片概述

SN74LS629N是来自MSL FPGA INC美时龙的一款可编程定时器/压控振荡器（VCO），属于74LS系列逻辑芯片，支持频率范围1.1MHz – 25MHz，适用于时钟生成、频率合成等场景。以下是其关键信息：

■ 核心参数

频率范围：1.1MHz – 25MHz（可通过外部电容和调谐电压调整）。
工作电压：4.75V – 5.25V，典型电流35mA – 55mA。
温度范围：0 °C – 70 °C（商业级）。

■ 功能特性

压控振荡（VCO）：通过外部电容（4、5引脚）和调谐电压（2引脚）控制输出频率。
频段切换：3引脚（VRNG）可切换高低频段，扩展频率范围。
双输出同步：部分型号支持互补输出（如SN54LS629）。

■ 应用场景

锁相环（PLL）：作为压控振荡器用于频率合成电路。
工业控制：定时器、脉冲生成。
通信设备：时钟信号同步。