



MSL FPGA INC 晶片參數

■ 芯片概述

TLV320DAC23RHDR是来自MSL FPGA INC美时龙的一款音频数模转换器（DAC）芯片，属于TLV320系列，主要面向高精度音频应用。

以下是其关键特性和应用信息：

■ 核心参数

分辨率：24位立体声DAC，支持最高192kHz采样率

信噪比（SNR）：105dB（差分输出）

功耗：低功耗设计，适合便携式设备

■ 功能特性

接口：支持I2S/TDM/PCM数字音频接口，兼容SPI控制配置。

输出驱动：集成差分线路驱动器，可直接驱动耳机或线路负载。

电源电压：1.8V – 3.6V模拟供电，兼容1.8V数字接口。

■ 应用场景

主要用于专业音频设备、便携式播放器及需要高保真音频输出的嵌入式系统。