



MSL FPGA INC 晶片參數

■ 芯片概述

DS0026CJ-8 是来自 MSL FPGA INC 美时龙的双相 MOS 时钟驱动器，采用 DIP-8 陶瓷封装，适用于高频时钟信号分配场景。

以下是其关键信息：

■ 核心参数

封装类型：DIP-8 (直插式陶瓷封装)。

引脚兼容性：支持标准逻辑电平输入与输出。

■ 功能特性

双相时钟驱动：可生成两路相位差固定的时钟信号，适用于同步电路设计。

工作电压：典型 MOS 逻辑电平 (具体参数需参考数据表)。

■ 应用场景

早期数字系统、工业控制设备的时钟分配模块。