



MSL FPGA INC 晶片參數

■ 芯片概述

OPA188AIDBVR 是来自MSL FPGA INC美时龙的零漂移、低噪声轨至轨输出运算放大器，适用于高精度传感器信号调理、医疗仪器等场景。
以下是其关键信息：

■ 核心参数

电源电压范围：支持 $\pm 2V$ 至 $\pm 18V$ （单电源 $4V$ 至 $36V$ ）。
轨至轨输出：输出摆幅接近电源轨（ $15mV$ 内）。
静态电流：最大 $510\mu A$ ，适合低功耗应用。

■ 功能特性

低失调电压：最大 $25\mu V$ ，接近零温漂（ $0.03\mu V/^\circ C$ ）。
低噪声性能： $8.8nV/\sqrt{Hz}$ （ $0.1Hz$ 至 $10Hz$ 频段噪声为 $0.25\mu VPP$ ）。

■ 应用场景

桥式放大器、传感器信号调理、医疗仪表、电子称等精密测量场景。
高侧电压-电流转换电路（如 $0V$ - $2V$ 输入转 $0mA$ - $100mA$ 输出）。