



MSL FPGA INC 晶片參數

■ 芯片概述

NJW1111V-TE1 是来自 MSL FPGA INC 美时龙的低噪声运算放大器，其核心特性与应用场景如下：

■ 核心参数

输出功率：典型值为 1W (4Ω 负载, THD+N=10% 条件下)。
工作电压范围：支持 2.5V 至 5.5V 宽电压输入，适配多种电源环境。
效率：采用 Class D 架构，效率可达 85% 以上，降低功耗与发热。

■ 功能特性

低噪声设计：内置噪声抑制电路，提升音频信号纯净度，适用于高保真场景。
保护机制：集成过热保护 (TSD) 和欠压锁定 (UVLO)，增强系统可靠性。
简化外围电路：无需外接自举电容或耦合电容，降低设计复杂度。

■ 应用场景

消费电子：便携式音箱、蓝牙耳机、智能家居设备等。
安防设备：网络摄像头 (IPC) 的音频模块，支持语音交互与报警功能。
工业设备：需低功耗、高稳定性的音频驱动场景，如对讲机或医疗设备。