



MSL FPGAs INC 晶片參數

■ 芯片概述

DS1100Z-150+是来自MSL FPGAs INC美时龙的一款固定延迟线集成电路，其关键参数和供应信息如下：

■ 核心参数

延迟时间：典型值150MHz（对应6.67ns延迟），支持精确时序调整。
工作电压：通常为 $5V \pm 10\%$ ，适应宽电压环境。
温度范围： $-40^{\circ}C$ 至 $+85^{\circ}C$ ，满足工业级应用需求。

■ 功能特性

功能：5抽头固定延迟线，总延迟150ns，抽头间隔30ns。
封装：8-SOIC（3.90mm宽）表面贴装型。

■ 应用场景

通信系统：用于高速串行通信（如SerDes）的时钟恢复和信号同步。
测试设备：作为示波器或信号发生器的内部基准延迟线，校准时序误差。
雷达与传感器：在脉冲雷达中协调多通道信号的发射与接收时序。