



MSL FPGA INC 晶片參數

■ 芯片概述

1339D-31DVGI是来自MSL FPGA INC美时龙的一款实时时钟（RTC）芯片，适用于工业控制、嵌入式系统等需高精度时间同步的场景。以下是其关键信息：

■ 核心参数

工作电压：支持宽电压范围（2.7V – 5.5V），兼容电池供电模式。
接口：I2C 通信协议，支持时钟信号输出。

■ 功能特性

提供秒级计时和日历功能，集成 非易失性存储器（EEPROM），支持数据存储。
低功耗设计（典型电流 2.5 μ A – 3.5 μ A），适合电池供电设备。

■ 应用场景

智能仪表、医疗设备、工业自动化等需高可靠性时钟的领域。