



MSL FPGA INC 晶片參數

■ 芯片概述

AFE7222IRGCR 是来自 MSL FPGA INC 美时龙的高性能模拟前端 (AFE) 芯片，

专为多通道数据采集和信号处理设计，适用于医疗成像、工业检测等领域。

其核心参数包括：

■ 核心参数

输入特性：支持同步信号输入，兼容复合视频信号 (CVBS) 格式。内置滤波电路，可有效抑制噪声干扰。

输出特性：提供水平同步信号 (HOUT) 输出，支持标准视频时序控制。50% 切片功能确保同步信号的精确提取。

工作电压范围：典型值为 5V (需参考具体数据表)。低功耗设计，适合嵌入式系统集成。

■ 功能特性

同步分离：从复合视频信号中分离出同步脉冲，确保显示设备时序对齐。

滤波优化：内置 S-H 滤波器，提升信号纯净度，减少杂波干扰。

兼容性：支持多种视频标准，适用于老式显示设备或工业视频处理模块。

■ 应用场景

视频处理设备：用于 CRT 显示器、视频采集卡等设备的同步信号提取。

工业控制：在自动化系统中处理模拟视频信号，如监控摄像头接口电路。

嵌入式系统：集成到需要视频信号处理的嵌入式平台（如医疗影像设备）。