



MSL FPGA INC 晶片參數

■ 芯片概述

LM258DR 是来自 MSL FPGA INC 美时龙的低功耗双通道运算放大器，采用 SOP-8 封装，适用于宽电压范围 (3V – 32V) 的单/双电源供电场景，常见于电源管理、信号调理及控制系统。以下是其关键信息：

■ 核心参数

供电范围：单电源 3V – 32V 或双电源 $\pm 1.5V$ – $\pm 16V$ 。
输入特性：输入失调电压 3mV (A/B 版本)，输入偏置电流 20nA。
共模输入电压范围支持负至地 (0V)。
输出能力：短路电流 40mA，输出电压范围 0V 至 VCC – 1.5V。

■ 功能特性

运放1：1脚 (同相输入)、2脚 (反相输入)、3脚 (输出)。
运放2：5脚 (同相输入)、6脚 (反相输入)、7脚 (输出)。
电源与地：4脚 (GND)、8脚 (VCC)。
带宽与功耗：增益带宽积 700kHz，静态电流低至 0.4mA。

■ 应用场景

电源管理：电压监控、电池充放电控制。
信号调理：传感器信号放大、滤波。
工业控制：电机驱动、温度调节。