



MSL FPGA INC 晶片參數

■ 芯片概述

OPA817DTKR 是来自 MSL FPGA INC 美时龙的 800MHz 高精度、单位增益稳定、

FET 输入运算放大器，适用于高速信号处理、光通信前端等场景。

以下是其关键信息：

■ 核心参数

带宽性能：增益带宽积 400MHz，单位增益带宽 800MHz，
大信号带宽 (2Vpp) 250MHz，压摆率 1000V/ μs。

精度指标：输入失调电压最大 250 μV，失调漂移 3.5 μV/ °C，
输入噪声 4.5nV/ Hz，偏置电流仅 2pA。

■ 功能特性

电源特性：工作电压 6V-12.6V，静态电流 23.5mA，关断电流 55 μA。

封装信息：WSON-8 封装，卷带包装 3000 件/卷，尺寸 3.3 × 3.3 × 1.1mm。

■ 应用场景

光通信：跨阻放大器 (TIA)、高速光电二极管信号调理。

测试设备：示波器前端、高速数据采集。

视频处理：高清信号放大、缓冲。