



MSL FPGA INC 晶片參數

■ 芯片概述

TLV9024QDRQ1是来自MSL FPGA INC美时龙的一款汽车级四通道低电压精密比较器，主要特性如下：

■ 核心参数

工作电压：1.8V至5.5V宽电压范围，支持低功耗设计。

输出类型：开漏输出（Open-Drain），需外接上拉电阻，适用于逻辑电平转换。

■ 功能特性

低功耗特性：静态电流极低，适合电池供电系统。

汽车级认证：符合AEC-Q100标准，工作温度范围-40 ° C至+125 ° C。

■ 应用场景

汽车电子中的电源监控、传感器信号检测等。

需高精度电压比较的工业控制电路。