



MSL FPGA INC 晶片參數

■ 芯片概述

CY2318ANZPVXC-11T是来自MSL FPGA INC美时龙的一款高性能时钟发生器/缓冲器，专为高速通信、服务器及工业设备设计，支持低抖动时钟分配，适用于PCIe、以太网等场景。以下是其关键信息：

■ 核心参数

输出类型：多路差分/单端输出，支持LVDS、HCSL等标准。
频率范围：覆盖10MHz至200MHz，支持可编程配置。
电压：工作电压3.3V，兼容工业级温度范围（-40 ~85 ）。。

■ 功能特性

低相位噪声：优化时序同步，减少信号抖动，提升系统稳定性。
灵活配置：支持I2C或SPI接口编程，适配多种时钟需求。
低功耗设计：典型功耗低于50mW，适合能效敏感应用。

■ 应用场景

数据中心：用于服务器主板时钟同步。
5G通信：基站设备中的时钟分配。
工业控制：高可靠性时序管理。