



MSL FPGA INC 晶片參數

■ 芯片概述

ADV7520BCPZ-80 是来自 MSL FPGA INC 美时龙的一款视频接口处理芯片，主要用于消费视频领域的信号发射功能。

以下是综合搜索结果的关键信息：

■ 核心参数

电源电压：1.8V~3V，支持低功耗设计。

控制接口：集成I2C总线，便于系统配置

■ 功能特性

封装形式：采用64-LFCSP-VQ (9x9mm) 或QFN64封装，适合紧凑型电路板布局。

分辨率支持：兼容480i至1080i标准，工作频率达80MHz。

功能：视频信号发射器，支持HDMI/DVI接口转换。

■ 应用场景

DVD播放器/录像机：支持HDMI 1.3标准，实现高清音视频传输。

移动终端：低功耗特性适合电池供电的便携设备。

消费电子控制（CEC）：内置CEC缓冲器，简化多设备联动设计。