



MSL FPGA INC 晶片參數

■ 芯片概述

1339D-31DVG18是来自MSL FPGA INC美时龙的一款实时时钟（RTC）芯片，适用于工业控制、嵌入式系统等需高精度时间同步的场景。

以下是其关键信息：

■ 核心参数

工作电压：支持宽电压范围（1.3V – 3.7V），兼容电池供电模式。

接口：I2C 通信协议，支持时钟信号输出。

■ 功能特性

提供秒级计时和日历功能，集成非易失性存储器（EEPROM），支持数据存储。

低功耗设计（典型电流 2.5 μA – 3.5 μA），适合电池供电设备。

■ 应用场景

工业控制：用于PLC、传感器数据的时间戳标记。

消费电子：智能手表、电子秤等需精确计时的设备。

物联网节点：配合低功耗MCU实现远程数据采集与同步。