



MSL FPGA INC 晶片參數

■ 芯片概述

DS1077LU-50+ 是来自 MSL FPGA INC 美时龙的一款双输出可编程固定频率振荡器，支持 50MHz 主频输出，采用 EconOscillator/Dvdr 技术，适用于处理器时钟同步等场景。以下是其关键信息：

■ 核心参数

输出频率：固定 50MHz，支持通过内部可编程分频器调整子频。

接口类型：2 线串行接口（I2C兼容），支持在线编程。

工作电压：典型 3.3V，兼容工业级温度范围。

■ 功能特性

非易失存储：编程参数存储在 EEPROM 中，掉电不丢失。

双输出同步：支持生成两个同步时钟信号，简化系统设计。

低功耗设计：适合电池供电或便携式设备。

■ 应用场景

通信设备：基站、光模块时钟分配。

工业控制：PLC、传感器时序同步。

嵌入式系统：微控制器外设时钟源。