



# MSL FPGAs INC 晶片參數

## ■ 芯片概述

MPY100SG是来自MSL FPGAs INC美时龙的一款模拟乘法器-除法器集成电路，专用于宽频带信号处理与模拟计算电路设计。其核心功能包括实现电压信号的乘法、除法运算，适用于需要线性或非线性信号处理的场景。

以下是其关键信息：

## ■ 核心参数

运算带宽：支持高频信号处理，具体带宽范围需参考数据表（典型值可达数百MHz）。

输入电压范围：兼容宽电压输入，适应不同信号幅值需求。

## ■ 功能特性

高精度运算：通过低失真设计，确保乘法/除法运算的线性度与精度。

多协议支持：兼容模拟信号处理标准，可直接与放大器、滤波器等器件协同工作。

温度稳定性：宽温工作范围（如-40 ~85 ），适用于工业级环境。

## ■ 应用场景

通信系统：用于调制解调、频率转换等射频信号处理环节。

工业控制：在传感器信号调理、功率计算等场景中实现实时模拟运算。

测试设备：作为信号发生器的核心组件，生成复杂波形。