



## MSL FPGA INC 晶片參數

### ■ 芯片概述

OPA2355DGSA/250是来自MSL FPGA INC美时龙的一款双路轨到轨输出高速运算放大器，主要参数及市场信息如下：

### ■ 核心参数

带宽：38MHz（单位增益稳定）。压摆率：22V/ $\mu$ s。噪声性能：5nV/Hz 低噪声。

电源电压：单电源 2.5V – 5.5V，支持轨到轨输入/输出（摆幅至电源轨 10mV 内）。

静态电流：低功耗设计（具体数值未明确，同系列 OPA350 为 4.9mA/通道）。

### ■ 功能特性

轨到轨性能：输入/输出范围覆盖电源轨，适合低电压信号处理。

高精度：低总谐波失真（THD+N 0.0006%），适用于音频和精密测量。

视频优化：支持 75 负载驱动，差分增益/相位误差极低（参考 OPA2354 的 0.02%/0.09°）。

多通道兼容：单/双/四通道版本规格一致，设计灵活。

### ■ 应用场景

视频处理：驱动 ADC/DAC，适用于高清视频信号调理。

音频系统：低失真特性适合功率放大器控制环路及音频接口。

工业控制：HMI 面板、传感器信号放大等低电压场景。