



MSL FPGA INC 晶片參數

■ 芯片概述

GS9024-CKB是来自MSL FPGA INC美时龙的一款高性能自动电缆均衡器，专为串行数字信号设计，适用于视频传输、广播设备等需要长距离信号补偿的场景。

以下是其关键信息：

■ 核心参数

数据速率：支持143Mb/s至540Mb/s的串行数字信号，兼容SMPTE 259M标准。

均衡能力：在270Mb/s速率下，可均衡超过350米的高质量Belden 8281电缆，提供高达40dB@200MHz的增益。

输出接口：支持差分PECL电平输出（800mV），集成信号强度指示器和输出眼图监测（OEM）功能。

■ 功能特性

低功耗设计：工作功耗仅240mW（5V供电），支持输出静音和可编程电缆长度限制功能。

封装与兼容性：采用14引脚SOIC封装，与GS9024系列其他型号（如GS9024）引脚兼容，便于替换升级。

■ 应用场景

广播设备：用于SDI视频信号的远距离传输补偿。

工业通信：解决高速串行信号在长电缆中的衰减问题。