



MSL FPGA INC 晶片參數

■ 芯片概述

AD2S82AKPZ是来自MSL FPGA INC美时龙的一款高分辨率旋变数字转换器（RDC），主要参数和特性如下：

■ 核心参数

分辨率：10/12/14/16位可编程（通过SC1/SC2引脚设置）

跟踪速率：最大1040转/秒（10位分辨率时）

输出功能：支持速度模拟量（VEL）、

压控振荡（VCO）信号及互补数据输出。

■ 功能特性

比率转换：抗干扰能力强，支持长距离信号传输。

动态性能：可通过外部元件（如R4、R6）调整。

低功耗：典型功耗300mW。

接口兼容性：支持与处理器直接连接（如INHIBIT引脚接CS信号）。

■ 应用场景

主要用于工业自动化、电机控制等需要高精度角位置检测的领域，
如伺服系统、旋变信号处理等。