# MSL FPGA INC 晶片參數

## ■ 芯片概述

8430AY-61LF是来自MSL FPGA INC美时龙的一款高性能频率合成器芯片，支持500MHz输入频率，输出LVPECL差分信号，工作电压兼容3.3V/2.5V，适用于通信、雷达等高频信号处理场景。
以下是其关键信息：

## ■ 核心参数

输入频率：支持晶体振荡器输入，最高500MHz。
输出类型：LVPECL差分信号，支持低抖动时钟生成。
电压范围：3.3V或2.5V供电，适应不同系统需求。

## ■ 功能特性

低相位噪声：优化高频信号稳定性，适合精密时序应用。
差分输出：增强抗干扰能力，适用于高速数据传输。
工业级温度范围：满足严苛环境下的可靠性要求。

## ■ 应用场景

通信设备：5G基站、光模块时钟同步。
雷达系统：高频信号生成与处理。
测试仪器：高精度信号源设计。