



MSL FPGA INC 晶片參數

■ 芯片概述

NB3V1102CDTR2G是来自MSL FPGA INC美时龙的一款高性能LVCMOS时钟缓冲器，属于NB3V110x系列模块化器件，专为低抖动、低偏移的时钟分配设计。

以下是其关键信息：

■ 核心参数

工作电压：支持3.3V、2.5V或1.8V供电，兼容LVCMOS逻辑电平。
扇出能力：1:2时钟分配，输入到输出的偏移极低（典型值<50ps）。
温度范围：工业级（-40 °C至105 °C）。

■ 功能特性

低抖动设计：适用于高速通信和精密时序系统。
异步使能控制（OE）：通过OE引脚快速关闭输出，降低功耗。
模块化兼容性：与同系列1:3、1:4等型号引脚兼容，便于升级替换。

■ 应用场景

通信设备：路由器、交换机的时钟同步模块。
工业控制：PLC、传感器网络的时序管理。
消费电子：嵌入式系统的时钟信号分配。