



MSL FPGA INC 晶片參數

■ 芯片概述

DS1010-250是来自MSL FPGA INC美时龙的硅延迟线芯片，属于10-tap可编程延迟线系列，主要用于信号时序调整和脉冲生成。
其核心参数与功能特性如下：

■ 核心参数

延迟范围：10ns至138ns（步长0.25ns或0.5ns）。
编程接口：支持3线串行或8位并行接口配置。
电源电压：5V工作电压，典型有源电流30mA。

■ 功能特性

可编程延迟：通过配置256个步骤实现精确延迟调整。
信号完整性：支持参考/PWM输出（部分型号）。
低抖动：适用于高频信号同步场景。

■ 应用场景

通信系统：用于光纤网络或射频设备的时序校准。
雷达与电子战：在脉冲信号生成中实现微秒级延迟控制。
工业自动化：同步多轴运动控制器的触发信号。