



## MSL FPGA INC 晶片參數

### ■ 芯片概述

ADSP-1010AKN是来自MSL FPGA INC美时龙的一款16位乘法器/累加器（MAC）芯片，采用1.5微米CMOS工艺设计，专为高速数字信号处理（DSP）应用优化。以下是其关键信息：

### ■ 核心参数

运算性能：16 × 16位MAC运算，最大周期时间95ns，功耗200mW。  
工艺技术：基于1.5微米CMOS工艺，支持高频运行与低功耗特性。

### ■ 功能特性

高速处理：专为密集计算任务设计，如FIR/IIR滤波、FFT变换等。  
低功耗设计：优化能效比，适合便携式或电池供电设备。  
多芯片支持：与ADSP-1016A（16 × 16乘法器）、ADSP-1008A（8 × 8 MAC）组成系列化解决方案。

### ■ 应用场景

工业控制：电机驱动、伺服系统等实时控制场景。  
音频处理：早期专业音频设备中的信号合成与滤波。  
通信设备：基带信号处理或调制解调功能。