



MSL FPGA INC 晶片參數

■ 芯片概述

SI5332J-D01-GM3R是来自MSL FPGA INC美时龙的一款低抖动、多输出时钟发生器，支持任意频率(<200MHz)的灵活配置，适用于高精度时钟同步场景。

以下是其关键信息：

■ 核心参数

输出数量：12路独立可编程输出

频率范围：支持任意频率(上限200MHz)

抖动性能：极低相位抖动(具体数值需参考数据表)

工作电压：典型3.3V(需确认数据表)

■ 功能特性

嵌入式晶体支持：减少外部元件需求，简化设计。

灵活配置：通过软件或硬件接口调整输出频率和相位。

低功耗设计：适合对能效敏感的应用。

■ 应用场景

通信设备：基站、光模块的时钟同步。

工业控制：高精度时序要求的自动化系统。

数据中心：服务器和交换机的时钟分配。