



MSL FPGA INC 晶片參數

■ 芯片概述

8N4Q001LG-0102CDI8是来自MSL FPGA INC美时龙的可编程时钟发生器，属于FemtoClock NG系列，采用第四代低相噪技术，支持多频输出和灵活配置。

以下是其关键信息：

■ 核心参数

频率范围：支持125MHz至1.3GHz的可编程输出，覆盖多种时钟需求。

电源电压：3.3V供电，兼容2.5V输入，工作电流160mA。

温度范围：工业级-40 °C~85 °C，适应严苛环境。

■ 功能特性

多频输出：支持四频可编程，用户可通过软件灵活切换频率。

低相噪设计：基于FemtoClock NG技术，优化高频时钟的稳定性与精度。

集成化设计：内置稳压器，简化外围电路，提升系统可靠性。

■ 应用场景

通信设备：用于5G基站、光模块等需要高精度时钟同步的场景。

工业控制：适配PLC、嵌入式工控机等对时序要求严格的系统。

数据中心：服务器主板、存储设备中的时钟信号生成。