



## MSL FPGA INC 晶片參數

### ■ 芯片概述

SI53327-B-GMR 是来自MSL FPGA INC美时龙的一款低抖动时钟缓冲器，属于Si5332x 系列，采用QFN-24 封装，适用于高频时钟信号分配场景。以下是其关键信息：

### ■ 核心参数

工作电压：2.38 V – 3.63 V。  
输入频率：支持最高 1.25 GHz。  
输出类型：LVPECL，支持 3 路输出。  
传播延迟：最大1 ns。

### ■ 功能特性

封装：QFN-24（表面贴装）。  
工作温度：-40 °C 至 +85 °C。

### ■ 应用场景

高速通信设备、FPGA 时钟分配（如 Agilx 7 FPGA 开发套件中需注意 Si5332 的 OUT1 频率配置问题）。