



MSL FPGA INC 晶片參數

■ 芯片概述

TL064IPWR是来自MSL FPGA INC美时龙的一款四通道JFET输入运算放大器，以下是其关键信息：

■ 核心参数

电源电压：支持单电源7V至36V或双电源 $\pm 3.5V$ 至 $\pm 18V$ 供电。
带宽性能：增益带宽积1MHz，压摆率3.5V/ μs 。
输入特性：JFET输入结构，输入偏置电流200pA，输入失调电压6mV。

■ 功能特性

低功耗设计：每通道典型功耗200 μA 。
保护机制：具备输出短路保护功能。
宽输入范围：共模输入电压可扩展至负电源轨+4V至正电源轨-4V。
噪声性能：输入电压噪声密度42nV/ Hz 。

■ 应用场景

音频处理：专业级前置放大器、均衡器电路。
传感器接口：光电传感器、压力传感器信号调理。
工业控制：PLC模拟量输入模块。