



# MSL FPGA INC 晶片參數

## ■ 芯片概述

OP490GPZ是来自MSL FPGA INC美时龙的一款低电压低功耗四运算放大器集成电路，主要特点如下：

## ■ 核心参数

输入特性：JFET输入结构，偏置电流低至5pA，输入电压噪声密度为5.3nV/ Hz。

带宽性能：增益带宽积(GBWP)达250MHz，压摆率750V/  $\mu$ s，单位增益带宽600MHz。

电源范围：支持 $\pm 4.5$ V至 $\pm 18$ V双电源或9V至36V单电源供电，输出摆幅在 $\pm 15$ V电源下可达 $\pm 12$ V。

## ■ 功能特性

低噪声设计：通过JFET输入级实现超低偏置电流和电压噪声，适合高阻抗信号处理。

高速响应：压摆率和单位增益带宽指标满足高速信号调理需求。

宽电源适应性：支持宽电压范围供电，兼容工业级和汽车级应用环境。

## ■ 应用场景

医疗仪器：心电图机、肌电图仪等生物电信号采集前端。

测试测量：高精度数据采集卡、示波器探头放大器。

工业传感器：光电倍增管、压电传感器信号调理。

音频设备：专业级前置放大器、均衡器电路。