



MSL FPGAs INC 晶片參數

■ 芯片概述

8N3Q001EG-0024CDI8是来自MSL FPGAs INC美时龙的一款高性能时钟发生器芯片，专为通信和工业应用设计，支持多路低抖动时钟输出，适用于高精度同步场景。以下是其关键信息：

■ 核心参数

输出频率范围：支持100MHz至156.25MHz的灵活配置，满足不同接口协议需求。
电源电压：3.135V~3.465V宽电压设计，适应工业级电源环境。

■ 功能特性

低相位噪声：优化时钟抖动性能，提升信号完整性。
温度稳定性：工作温度范围-40 °C~85 °C，适合严苛环境。

■ 应用场景

通信设备：用于5G基站、光模块的时钟同步。
工业控制：作为PLC、运动控制系统的时钟源。