



MSL FPGA INC 晶片參數

■ 芯片概述

MAX5480BEEE+ 是来自MSL FPGA INC美时龙的一款8位数模转换器（DAC），支持电压或电流输出，采用16引脚QSOP封装。

以下是关键信息：

■ 核心参数

分辨率：8 位（部分资料可能标注为 12 位，需以规格书为准） 接口类型：并行输入（Parallel）
电源电压：模拟与数字电源均为 5V（ $\pm 5\%$ ） 建立时间：250ns，支持快速信号转换
输出类型：电压或电流输出（无缓冲） 工作温度：-40 °C ~ 85 °C，适用于工业级环境。
架构：R-2R 电阻网络，确保线性度（INL/DNL 最大误差 $\pm 0.5\text{LSB}$ ）

■ 功能特性

差分输出：支持差分信号传输，增强抗干扰能力。
外部参考电压：需外接参考源，灵活性较高。
低功耗设计：适合电池供电或便携式设备。

■ 应用场景

工业控制：用于 PLC、传感器信号调理等场景。
仪器仪表：如波形发生器（参考 MAX038 协同设计）。
通信设备：辅助射频芯片完成信号调制（需结合高频处理模块）。