



MSL FPGA INC 晶片參數

■ 芯片概述

LTC1296CCSW#PBF是来自MSL FPGA INC美时龙的一款单芯片12位数据采集系统，主要参数和特性如下：

■ 核心参数

分辨率：12位ADC 接口类型：支持SPI串行通信
电源电压：单5V供电 采样速率：最大50kSPS
输入通道：支持单端或差分配置（多路复用器可编程）

■ 功能特性

内置采样保持电路（S/H）和12位逐次逼近型（SAR）ADC。
支持单极性/双极性转换模式。
低功耗关断模式（6.0mA工作电流）。
兼容大多数MPU的3线或4线串行接口。

■ 应用场景

适用于工业控制、仪器仪表等需要多通道数据采集的场景，
其宽体SOIC封装利于散热和PCB布局。